

第17章 トランジスタの静特性試験

Experiment of Static Characteristic of Transistor

17.1 目的

トランジスタの理論および静特性を調べ、その使用方法を習得する。

17.2 理論

シリコン (Si) 原子やゲルマニウム (Ge) 原子は元素の周期律表で第4族に属し、4個の価電子をもっている。したがって、これらの電子が多数集まって個体となると、1個の電子の回りに4個の電子が集まるいわゆるダイヤモンド型の結晶を形成する。これらは比抵抗が金属と絶縁物の中間の値にあって半導体と呼ばれる。

いまこの半導体中に、リン P、あるいはヒ素 As のような5価の元素を不純物として少量ドーピングするとこの不純物電子のまわりで1個の電子が余ることになる。この余分な電子は半導体の電気伝導に寄与する。このような半導体を **n型半導体** と言い、n型の性質を付与する不純物をドナーという。

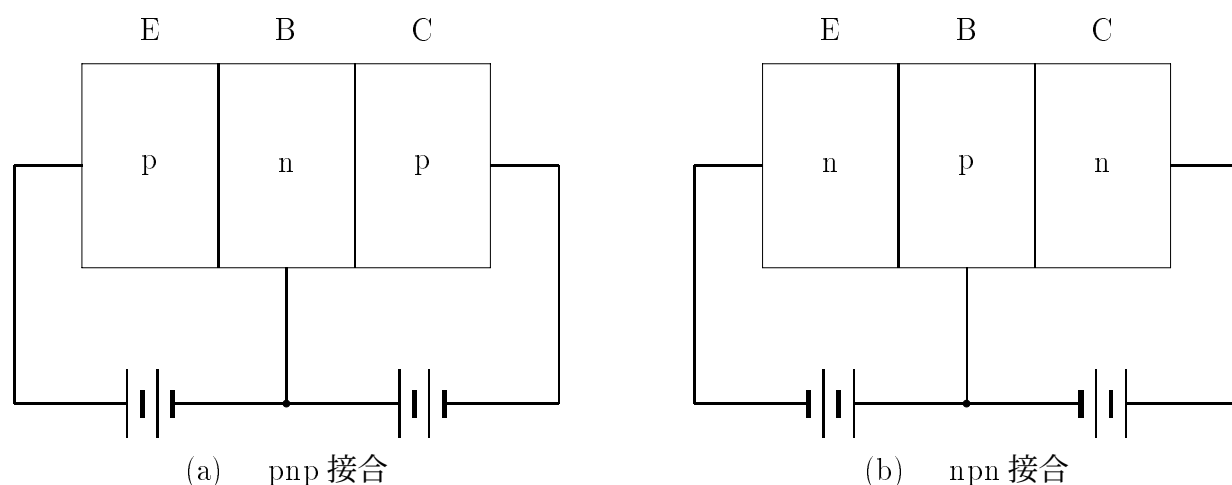


図 17.1: トランジスタの原理図

E : エミッタ

B : ベース

C : コレクタ

一方、不純物として3価のホウ素B、あるいはヒ素Asのような元素を少量ドーピングすると、1個の電子が不足することになる。この不足状態は負の電子が抜けた状態と考えられるので、これを正の素電荷を有する孔、すなわち正孔と呼ぶ。正孔もまた電気伝導に寄与するので、このような半導体を **p型半導体** と呼び、p型の性質を付与する不純物をアクセプタという。

このp形とn形の半導体を接合させたものをp-n接合 junction という。p-n接合のp形領域に正、n形領域に負の極性の電圧を印加したときが順電圧 forward voltage で、このときは低い抵抗値を示し、反対に、p形領域に負、n形領域に正の極性の電圧を印加したときが逆電圧 reverse voltage で、このときは高い抵抗値を示す。したがって、p-n接合の電圧-電流特性は非直線性を示し、順方向には電流は急に増加するが、逆方向にはほとんど流れなく、整流特性を有する。

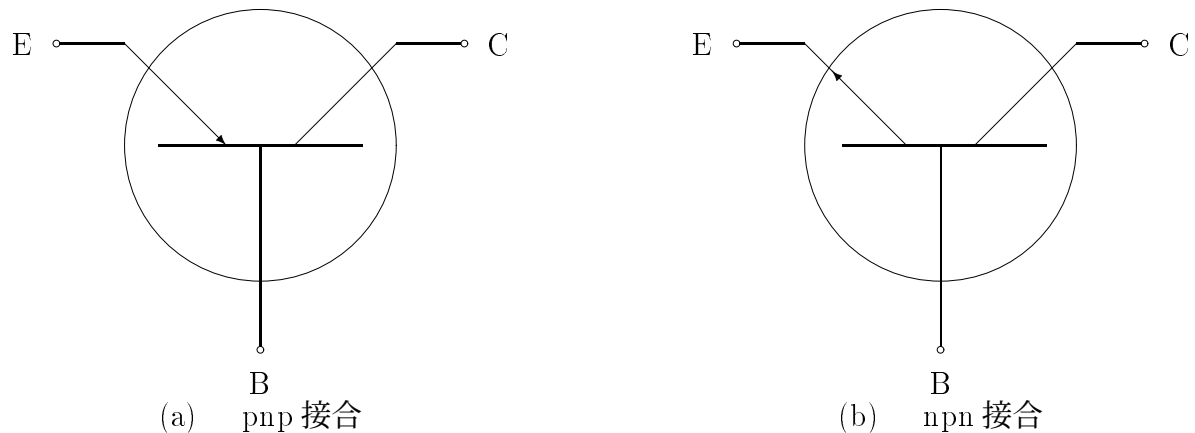


図 17.2: トランジスタの pnp 接合と npn 接合

このp-n接合を背中合わせになるように1つの半導体中に作り込んだものがバイポーラトランジスタである。

図 17.1 に示すように、バイポーラトランジスタには p-n-p 接合と n-p-n 接合との2種類があり、それぞれの記号は図 17.2 のようにエミッタについている矢印の向きが異なる。またそれぞれ一方のp形(またはn形)領域をエミッタ emitter、中間のn形(またはp形)領域をベース base、他方のp形(またはn形)領域をコレクタ collector といい、いずれの場合にも入力側エミッタは順方向に、出力側コレクタは逆方向にバイアスして動作させる。すなわち、p-n-p 接合と n-p-n 接合では、バイアス電圧および電流の向きはすべて反対である。

いまトランジスタの動作を利用度の多い n-p-n 接合について説明すれば、順バイアスにより電子がエミッタからベースに注入され、一方ベース領域にはほとんど電界はなくまた厚さはきわめて薄いから、この注入されたごくわずかの電子は正孔と結合してベース電流となるが、大部分は拡散によって移動してベース、コレクタ間の接合面に達し、さらにコレクタの逆バイアスに吸い込まれてコレクタ電流となる。

17.3 方法

トランジスタの静特性試験は普通ベース共通回路とエミッタ共通回路とについて行なわれる。以下 npn 形トランジスタについて説明する。

17.3.1 ベース共通回路

図17.3のように接続して、エミッタ電流 I_E を一定にして、コレクタ電圧 V_C を変化して、それに対するコレクタ電流 I_C を測定する。次に、 I_E の値を2、3変えて同様の測定をする。 I_E 、 I_B および I_C の間には近似的に

$$I_C = \alpha I_E + I_{CBO} \quad (17.1)$$

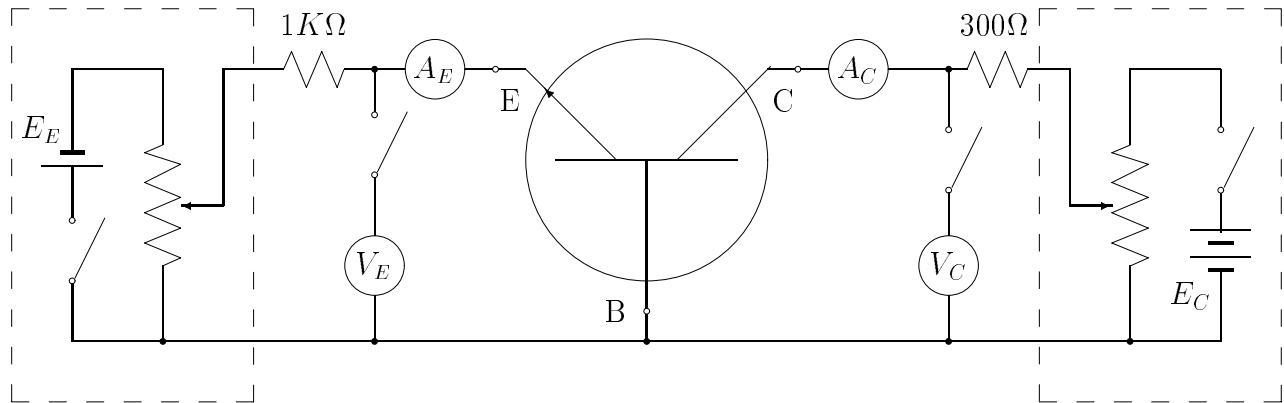


図 17.3: ベース共通回路測定結線図

A_E : 直流電流計

A_C : 直流電流計

V_E : デジタルマルチメータ

E_C : 直流電源

E_E : 直流電源

V_C : デジタルマルチメータ

が成り立つ。ここにをベース共通回路の電流利得あるいは電流増幅率と言う。 I_{CBO} はエミッタ開放時のコレクタ・ベース間の逆方向電流で通常は無視してよい。

17.3.2 エミッタ共通回路

図17.4のように接続して、ベース電流 I_B を一定にして、コレクタ電圧 V_C を変化して、それに対するコレクタ電流 I_C を測定する。次に、 I_B の値を2、3変えて同様の測定をする。この場合コレクタ電流は

$$I_C = \beta I_B + I_{CEO} \quad (17.2)$$

で表される。ここに β はエミッタ共通回路の電流利得または電流増幅率、 I_{CEO} はベース開放時のコレクタ・エミッタ間の逆方向電流である。 α と β との間には

$$\beta = \frac{\alpha}{1 - \alpha} \quad (17.3)$$

なる関係がある。

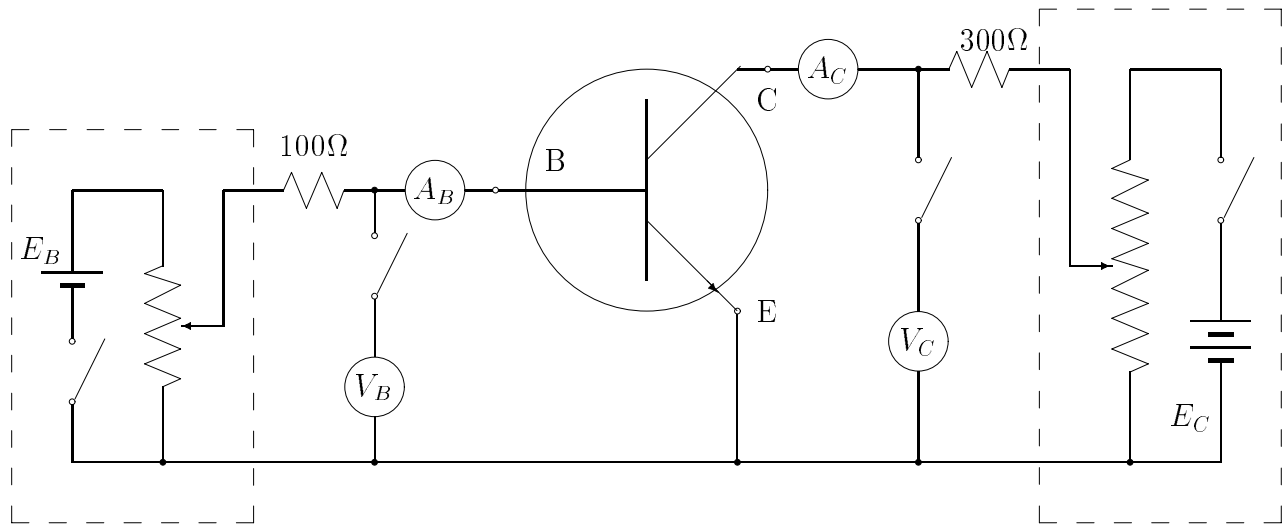


図 17.4: エミッタ共通回路測定結線図

A_B : 直流電流計
 E_C : 直流電源

A_C : 直流電流計
 E_B : 直流電源

V_B : デジタルマルチメータ
 V_C : デジタルマルチメータ

17.4 結果

トランジスタの形名と定格

17.4.1 ベース共通回路

エミッタ電流 $I_E(mA)$	コレクタ電圧 $V_C(V)$	コレクタ電流 $I_C(mA)$
一定		

コレクタ電圧 $V_c(V)$ を横軸にし、コレクタ電流 $I_c(mA)$ を縦軸にして、エミッタ電流 $I_{E1}(mA)$ 、エミッタ電流 $I_{E2}(mA)$ およびエミッタ電流 $I_{E3}(mA)$ の変化をグラフで示す。

17.4.2 エミッタ共通回路

ベース電流 $I_B(\mu A)$	コレクタ電圧 $V_C(V)$	コレクタ電流 $I_C(mA)$
一定		

コレクタ電圧 $V_C(V)$ を横軸にし、コレクタ電流 $I_C(mA)$ を縦軸にして、ベース電流 $I_{B1}(\mu A)$ 、ベース電流 $I_{B2}(\mu A)$ およびベース電流 $I_{B3}(\mu A)$ の変化をグラフで示す。

17.5 注意

1. トランジスタの定格をこえないようにする (付録??参照)。
2. 出力特性 ($V_C - I_C$ 特性) を測定する場合には、コレクタ電圧 V_C とコレクタ電流 I_C との積が最大コレクタ損失 W_{cm} をこえないようにする。
3. 入力特性 ($V_E - I_E$ 、 $V_B - I_B$ 特性) を測定する場合には、コレクタ電圧 V_C とコレクタ電流 I_C は直接表面に現われないから、最大コレクタ損失 W_{cm} をこえないように、特に注意する。
4. 最大コレクタ損失 W_{cm} の付近では、長時間動作させないようにする。
5. 周囲温度の影響により、トランジスタ特性はかなり変動する。

17.6 問題

1. 特性曲線の概略の傾向をトランジスタの動作理論から説明せよ。
2. トランジスタの pnp 形と npn 形の判別方法を述べよ。
3. 電流増幅率 α と β の値をグラフから求めよ。